

関数発生トランスデューサ

CFGTP1-□□□□



CFGTP1-C7H1
(80×50×133mm/500g)

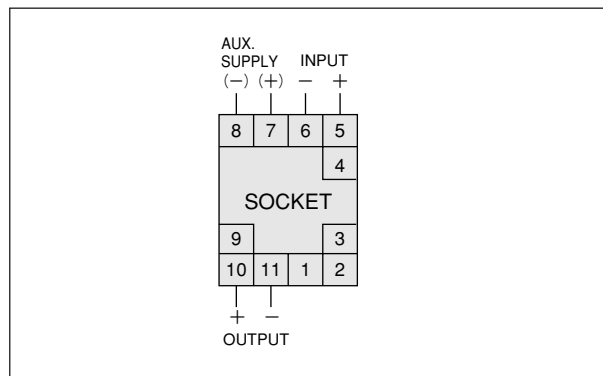
■用途

直流入力の折れ線演算トランスデューサです。折れ線は最大15本(折れ点X、Y各16点)でプログラミングユニット(CCM-1)により変更が可能です。

■特長

- 定電圧、定電流出力です。
- 耐電圧は、電気回路一括と外箱間AC2,000V(50/60Hz)、入・出力と補助電源間AC1,500V(50/60Hz)1分間また、入力と出力間AC1,500V(50/60Hz)1分間です。
- ±入力/±出力は製作できません。
- インパルス耐電圧5kV 1.2/50 μ s 正負極性 各3回(電気回路、外箱間)を保証します。

■結線図 (外形図はP154図3をご覧ください。)



■仕様一覧

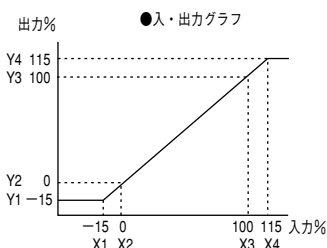
入 力 (入力抵抗)	出 力 (負荷抵抗)	補 助 電 源	共 通 仕 様
[A8]: DC1~5 V (約1M Ω) [C7]: DC4~20mA (約100 Ω) [00]: 上記以外	[1]: DC0~100mV (200 Ω 以上) [2]: DC0~1 V (200 Ω 以上) [3]: DC0~5 V (1 k Ω 以上) [4]: DC0~10V (2 k Ω 以上) [5]: DC1~5 V (1 k Ω 以上) [A]: DC0~1 mA (12 k Ω 以下) [B]: DC0~5 mA (2.4 k Ω 以下) [C]: DC0~10mA (1.2k Ω 以下) [D]: DC0~16mA (750 Ω 以下) [E]: DC1~5 mA (3 k Ω 以下) [F]: DC4~20mA (750 Ω 以下) [H]: DC4~20mA (800 Ω 以下) / DC1~5 V (250k Ω 以上) SW切換え [0]: 上記以外	[1]: AC100V (+10%, -15%) ,50/60Hz [2]: AC110V (+10%, -15%) ,50/60Hz [3]: AC200V (+10%, -15%) ,50/60Hz [4]: AC220V (+10%, -15%) ,50/60Hz [5]: DC24V (+10%, -15%) [0]: 上記以外	許容差 (ゲイン1以下の時) : ±0.25% 消費VA: AC電源 2.5VA DC電源 3.0W 質 量: AC電源 500g DC電源 400g

●電流出力の開放: 電流出力端子は常時開放状態で使用しても問題ありません。なお、出力端子には約25Vの電圧が発生します。

●UR-1精密抵抗ユニット(別売)

UR-1は、電圧入力用と組合せてご使用下さい。電流入力時トランスデューサを活線状態にて交換する際に、オープン対策が必要な場合は、UR-1をソケットに接続し電圧信号に変換してご使用下さい。

(UR-1、抵抗値指定)

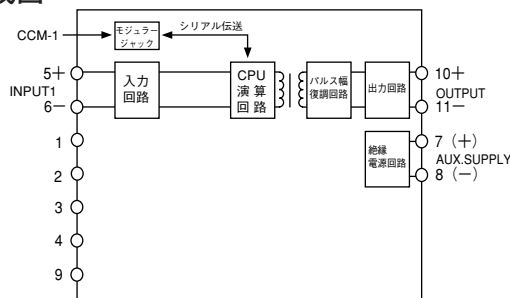


●製品出荷時の仕様

製品は右記に設定し出荷致します。(ご指定により変更可能)

PARAMETER			
X・DATA		Y・DATA	
1	-1.00%	1	-1.00%
2	0.00%	2	0.00%
3	100.00%	3	100.00%
4	110.00%	4	110.00%

■構成図



■ご注文時の指定事項

●指定事項

形名

CFGTP1- [C] [7] [H] [1]

↑入力 ↑出力 ↑補助電源

折れ点ご指定の場合、入力信号はX₁<X₂<……<X₁₅<X₁₆の順で必要な点数のみご指定下さい。

プラグイン
トランスデューサ